

MINISTÉRIO DA EDUCAÇÃO E DO DESPORTO

SECRETARIA DA EDUCAÇÃO SUPERIOR

CENTRO FEDERAL DE EDUCAÇÃO TECNOLÓGICA CELSO SUCKOW DA FONSECA

CURSO DE ENGENHARIA INDUSTRIAL

DEPARTAMENTO		PLANO DE CURSO DA DISCIPLINA			
DEPEL		MICROPROCESSADORES II			
CÓDIGO	PERÍODO	ANO	SEMESTRE	PRÉ-REQUISITOS	
GELE 7194	7º	2007	1		
CRÉDITOS	AULAS/SEMANA			TOTAL DE AULAS NO SEMESTRE	
4	TEÓRICA	PRÁTICA	ESTÁGIO		
	3	2	0	90	
GELE 7185 MICROPROCESSADORES I					

EMENTA

Paginação e segmentação de memória. Memória "cache". Conceito de memória real e virtual. Gerenciamento de memória. Controlador de DMA. Controlador de interrupção. Interfaces seriais. Controlador de periféricos. Processadores matemáticos. Ferramentas para programação em linguagem de máquina e "assembly". Sistemas operacionais. Introdução à linguagem "C". Microprocessadores com arquitetura RISC.

BIBLIOGRAFIA

MENDONÇA, Alexandre e ZELENOSKY, Ricardo. PC: um guia prático de hardware e interfaceamento. MZ Editora Ltda.
MENDONÇA, Alexandre e ZELENOSKY, Ricardo. PC e Periféricos, um guia completo de programação; MZ Editora Ltda.
STALLINGS, Willian. Organização e arquitetura de computadores. Prentice - Hall do Brasil. 2006.
TOCCI, Ronald J., Sistemas Digitais - Princípios e Aplicações; Prentice - Hall do Brasil. 2003.
TANENBAUM, Andrews S..Organização e estrutura de computadores, 5.ª Ed. Prentice - Hall do Brasil. 2007.

OBJETIVOS GERAIS

Analisar a arquitetura e funcionamento básico de microprocessadores e interfaces.
Programação básica em assembly e C. Processamento RISC.

METODOLOGIA

Parte Teórica: Aulas expositivas e demonstrativas com utilização de recursos audio-visuais
Parte Prática: Montagem de circuitos em laboratório e utilização de Software de simulação
Programar utilizando os recursos do microprocessador.

CRITÉRIO DE AVALIAÇÃO

Através de provas teóricas , exercícios individuais e provas práticas em laboratório.

CHEFE DO DEPARTAMENTO	
NOME	ASSINATURA
Alessandro Rosa Lopes Zachi	

PROFESSOR RESPONSÁVEL PELA DISCIPLINA	
NOME	ASSINATURA
Jesse Werner Costa	

APROVADO PELO CONSELHO DEPARTAMENTAL EM: ____/____/____
--

PROGRAMA
<ol style="list-style-type: none"> 1. Paginação e segmentação de memória. Memória "cache". Conceito de memória real e virtual. Gerenciamento de memória. Modo Real e Modo Protegido. 2. Controlador de DMA. 3. Controlador de interrupção. Interfaces e controladores de periféricos. 4. Processadores matemáticos. 5. Ferramentas para programação em linguagem de máquina e "assembly". 6. Sistemas operacionais. 7. Introdução à linguagem "C". 8. Microprocessadores com arquitetura RISC.